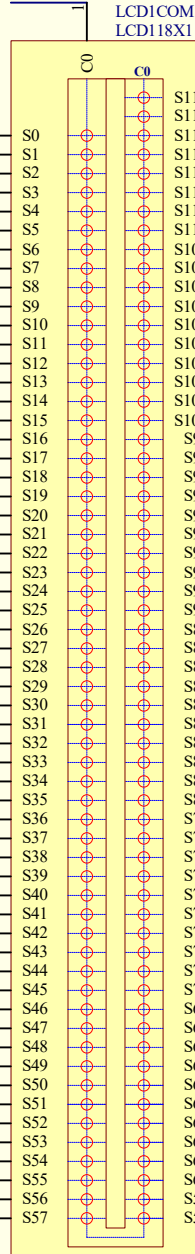


静态LCD
COM0,COM1可短接在一起

VKS118参考电路

CS1=0 CS2=1 RAM0- BIT1
CS1=0 CS2=1 RAM0- BIT0
CS1=0 CS2=1 RAM1- BIT1
CS1=0 CS2=1 RAM1- BIT0

- SEG0 5 S0
- SEG1 6 S1
- SEG2 7 S2
- SEG3 8 S3
- SEG4 9 S4
- SEG5 10 S5
- SEG6 11 S6
- SEG7 12 S7
- SEG8 13 S8
- SEG9 14 S9
- SEG10 15 S10
- SEG11 16 S11
- SEG12 17 S12
- SEG13 18 S13
- SEG14 19 S14
- SEG15 20 S15
- SEG16 21 S16
- SEG17 22 S17
- SEG18 23 S18
- SEG19 24 S19
- SEG20 25 S20
- SEG21 26 S21
- SEG22 27 S22
- SEG23 28 S23
- SEG24 29 S24
- SEG25 30 S25
- SEG26 31 S26
- SEG27 32 S27
- SEG28 33 S28
- SEG29 34 S29
- SEG30 35 S30
- SEG31 36 S31
- SEG32 37 S32
- SEG33 38 S33
- SEG34 39 S34
- SEG35 40 S35
- SEG36 41 S36
- SEG37 42 S37
- SEG38 43 S38
- SEG39 44 S39
- SEG40 45 S40
- SEG41 46 S41
- SEG42 47 S42
- SEG43 48 S43
- SEG44 49 S44
- SEG45 50 S45
- SEG46 51 S46
- SEG47 52 S47
- SEG48 53 S48
- SEG49 54 S49
- SEG50 55 S50
- SEG51 56 S51
- SEG52 57 S52
- SEG53 58 S53
- SEG54 59 S54
- SEG55 60 S55
- SEG56 61 S56
- SEG57 62 S57



SEG脚为了PCB走线方便可打乱顺序
注意写软件时显示RAM对应的顺序也要改过来

CS1=1 CS2=0 RAM26- BIT0
CS1=1 CS2=0 RAM26- BIT1
CS1=1 CS2=0 RAM25- BIT0
CS1=1 CS2=0 RAM25- BIT1

模式	CS1	CS2
命令模式	0	X
写数据(1页)	0	0
写数据(2页)	0	1
不能同时读1.2页	不能同时为0	
读数据(1页)	0	1
读数据(2页)	1	0

CS1=1 CS2=0 RAM1- BIT0
CS1=1 CS2=0 RAM1- BIT1
CS1=1 CS2=0 RAM0- BIT0
CS1=1 CS2=0 RAM0- BIT1
CS1=0 CS2=1 RAM31- BIT0
CS1=0 CS2=1 RAM31- BIT1
CS1=0 CS2=1 RAM30- BIT0
CS1=0 CS2=1 RAM30- BIT1
CS1=0 CS2=1 RAM29- BIT0
CS1=0 CS2=1 RAM29- BIT1

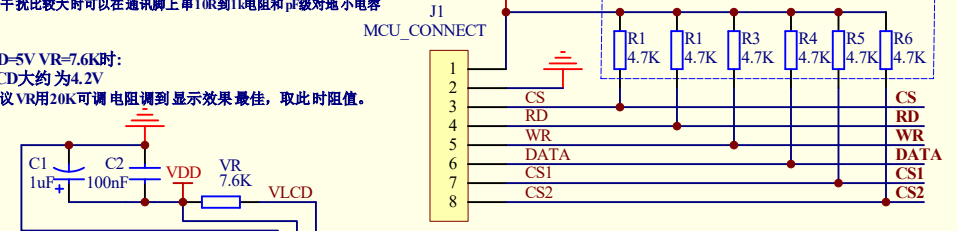
CS1=0 CS2=1 RAM27- BIT1
CS1=0 CS2=1 RAM27- BIT0
CS1=0 CS2=1 RAM28- BIT1
CS1=0 CS2=1 RAM28- BIT0

单片机(3.3V)和驱动芯片(5V)供电不一致时, 通讯脚建议加电平转换电路

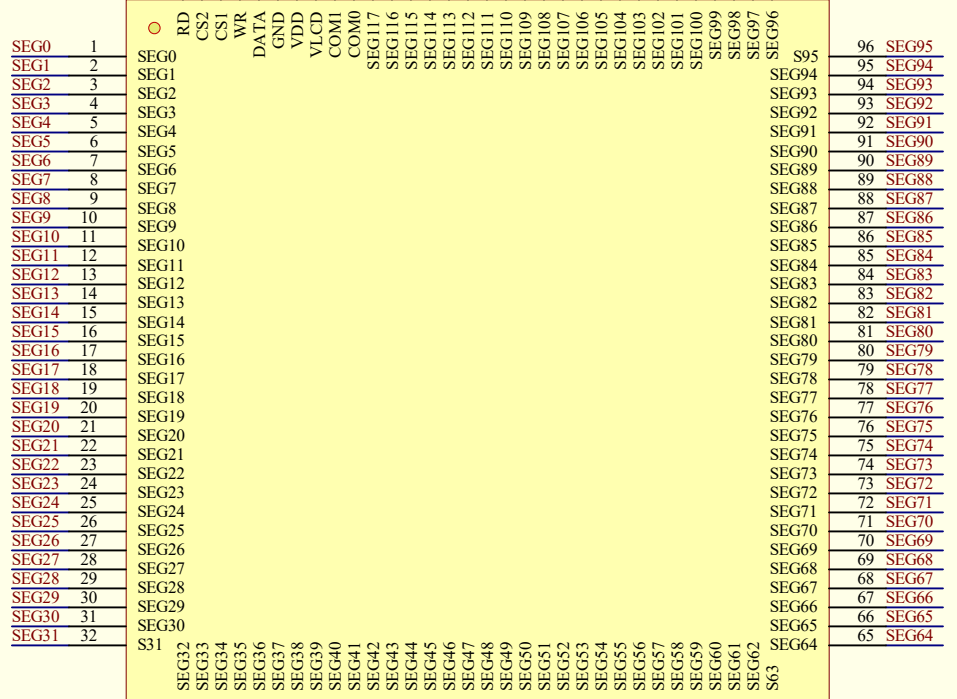
LCD只显示时RD脚可以悬空不连接
周围干扰比较大时可以在通讯脚上串10k到1k电阻和uf级对地小电容

VDD=2.4V-5.2VVDD

VDD=5V VR=7.6k时:
VLCD大约为4.2V
建议VR用20K可调电阻调到显示效果最佳, 取此时阻值。



芯片内部有弱上拉电阻这6个电阻可不焊
干扰比较大时建议焊这6个电阻



SEG0	1	SEG0	S95	96	SEG95
SEG1	2	SEG1	SEG94	95	SEG94
SEG2	3	SEG2	SEG93	94	SEG93
SEG3	4	SEG3	SEG92	93	SEG92
SEG4	5	SEG4	SEG91	92	SEG91
SEG5	6	SEG5	SEG90	91	SEG90
SEG6	7	SEG6	SEG89	90	SEG89
SEG7	8	SEG7	SEG88	89	SEG88
SEG8	9	SEG8	SEG87	88	SEG87
SEG9	10	SEG9	SEG86	87	SEG86
SEG10	11	SEG10	SEG85	86	SEG85
SEG11	12	SEG11	SEG84	85	SEG84
SEG12	13	SEG12	SEG83	84	SEG83
SEG13	14	SEG13	SEG82	83	SEG82
SEG14	15	SEG14	SEG81	82	SEG81
SEG15	16	SEG15	SEG80	81	SEG80
SEG16	17	SEG16	SEG79	80	SEG79
SEG17	18	SEG17	SEG78	79	SEG78
SEG18	19	SEG18	SEG77	78	SEG77
SEG19	20	SEG19	SEG76	77	SEG76
SEG20	21	SEG20	SEG75	76	SEG75
SEG21	22	SEG21	SEG74	75	SEG74
SEG22	23	SEG22	SEG73	74	SEG73
SEG23	24	SEG23	SEG72	73	SEG72
SEG24	25	SEG24	SEG71	72	SEG71
SEG25	26	SEG25	SEG70	71	SEG70
SEG26	27	SEG26	SEG69	70	SEG69
SEG27	28	SEG27	SEG68	69	SEG68
SEG28	29	SEG28	SEG67	68	SEG67
SEG29	30	SEG29	SEG66	67	SEG66
SEG30	31	SEG30	SEG65	66	SEG65
SEG31	32	SEG31	SEG64	65	SEG64

VKS118_SCH

A4	Number: 1	VERSION: V12
13-Feb-2021	Time: 16:57:48	Sheet of 1

永嘉微电
Vinka Microelectronics